

DATA MEMORY TEST PROGRAM

This test program checks desired data memory area in address 004~499.

このテスト・プログラムは004~499番地中、任意の範囲データ・メモリ・エリアをチェックする。

Key Operation

1. Load test program at any step number.
2. Press **C** then **START** .
3. Enter starting data memory address E1.
4. Press **START** .
5. Enter ending data memory address E2
6. Press **START** .
7. Enter numeral data to store in memory register M003 and it is transferred to address E1~E2 for comparison operation (TEST OK)
8. Press **START** .

When there is faulty memory register, address number and content of its register are printed out (TEST END)

キー操作

1. テスト・プログラムを任意のステップのところにLOADする。
2. **C**次に**START**を押す。
3. チェック開始番地E1を入力する。
4. **START**を押す。
5. チェック終了番地E2を入力する。
6. チェック用の数値データを入力する。
7. **START**を押す。

Since memory cards are the same for program and data, program memory cards can be checked by changing them with data memory area cards.

Print Form (印字フォーム)

1. Address 010~020 with no faulty register.
(不良レジスタがない場合の010~020番地のチェック)

```
DATA MEMORY TEST
STARTING ADDRESS
      10      E
ENDING ADDRESS
      20      E
DATA
                3      E
TEST OK
```

2. Address 390~402 with faulty address 400~402.

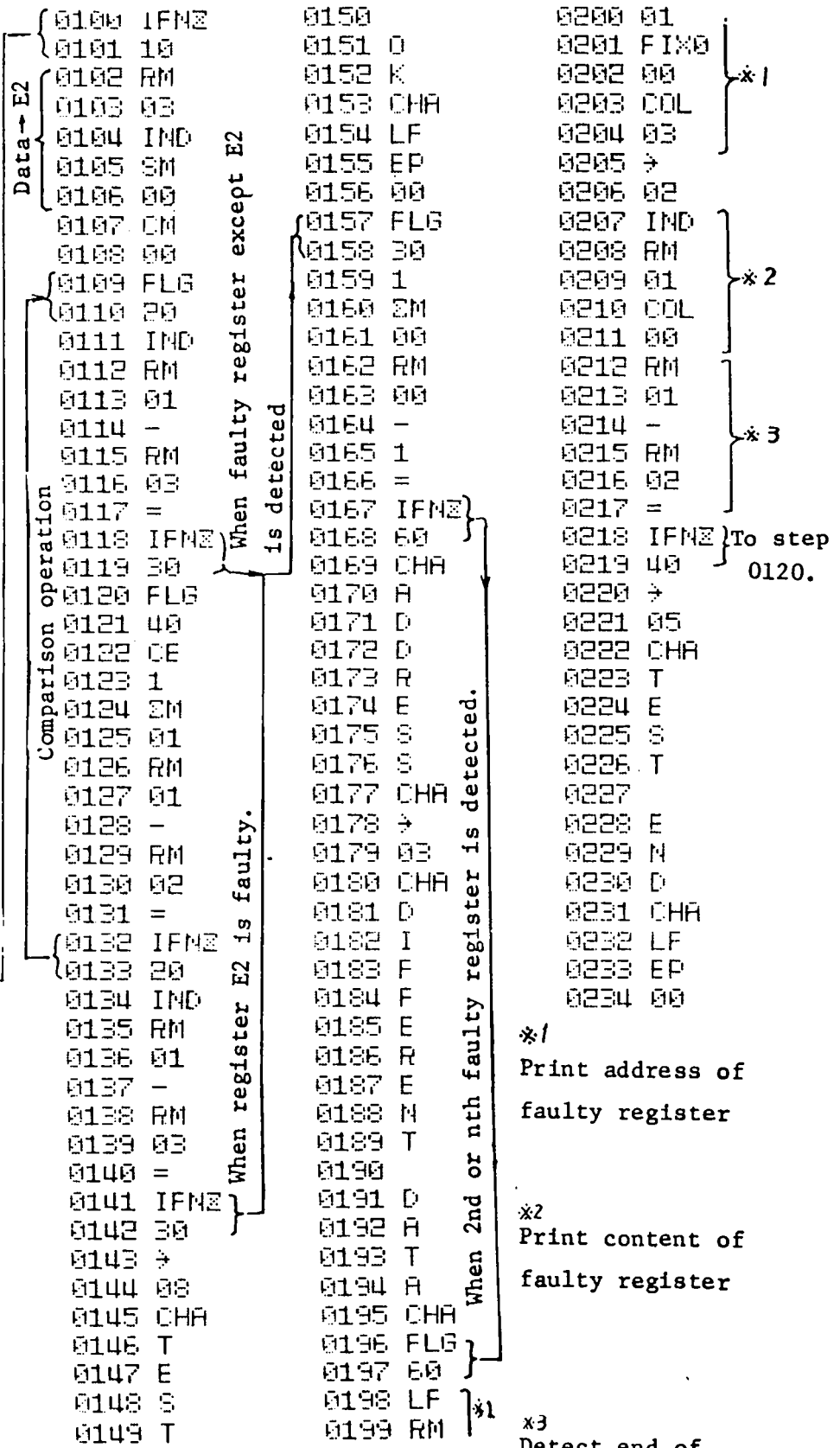
(400~402番地に不良レジスタがある場合)

```
DATA MEMORY TEST
STARTING ADDRESS
      390      E
ENDING ADDRESS
      402      E
DATA
                3      E
ADDRESS  DIFFERENT DATA
400      0.00000000000000 00
401      0.00000000000000 00
402      0.00000000000000 00
TEST END
```

DATA MEMORY TEST PROGRAM

0000 SP	0050 CHA	0100 IFNZ	0150	0200 01
0001 00	0051 E	0101 10	0151 0	0201 FIX0
0002 LF	0052 N	0102 RM	0152 K	0202 00
0003 →	0053 D	0103 03	0153 CHA	0203 COL
0004 04	0054 I	0104 IND	0154 LF	0204 03
0005 CHA	0055 N	0105 SM	0155 EP	0205 →
0006 D	0056 0	0106 00	0156 00	0206 02
0007 A	0057	0107 CM	0157 FLG	0207 IND
0008 T	0058 A	0108 00	0158 30	0208 RM
0009 A	0059 D	0109 FLG	0159 1	0209 01
0010 (Space)	0060 D	0110 20	0160 2M	0210 COL
0011 M	0061 R	0111 IND	0161 00	0211 00
0012 E	0062 E	0112 RM	0162 RM	0212 RM
0013 M	0063 S	0113 01	0163 00	0213 01
0014 0	0064 S	0114 -	0164 -	0214 -
0015 R	0065 CHA	0115 RM	0165 1	0215 RM
0016 Y	0066 →	0116 03	0166 =	0216 02
0017	0067 03	0117 =	0167 IFNZ	0217 =
0018 T	0068 E (E2)	0118 IFNZ	0168 60	0218 IFNZ
0019 E	0069 SM	0119 30	0169 CHA	0219 40
0020 S	0070 02	0120 FLG	0170 A	0220 →
0021 T	0071 LF	0121 40	0171 D	0221 05
0022 CHA	0072 CHA	0122 CE	0172 D	0222 CHA
0023 LF	0073 D	0123 1	0173 R	0223 T
0024 CHA	0074 A	0124 2M	0174 E	0224 E
0025 S	0075 T	0125 01	0175 S	0225 S
0026 T	0076 A	0126 RM	0176 S	0226 T
0027 A	0077 CHA	0127 01	0177 CHA	0227
0028 R	0078 LF	0128 -	0178 →	0228 E
0029 T	0079 CE	0129 RM	0179 03	0229 N
0030 I	0080 E	0130 02	0180 CHA	0230 D
0031 N	0081 SM	0131 =	0181 D	0231 CHA
0032 0	0082 03	0132 IFNZ	0182 I	0232 LF
0033	0083 FLG	0133 20	0183 F	0233 EP
0034 A	0084 10	0134 IND	0184 F	0234 00
0035 D	0085 RM	0135 RM	0185 E	
0036 D	0086 03	0136 01	0186 R	
0037 R	0087 IND	0137 -	0187 E	
0038 E	0088 SM	0138 RM	0188 N	
0039 S	0089 00	0139 03	0189 T	
0040 S	0090 CE	0140 =	0190	
0041	0091 1	0141 IFNZ	0191 D	
0042 CHA	0092 2M	0142 30	0192 A	
0043 E (E1)	0093 00	0143 →	0193 T	
0044 70	0094 RM	0144 08	0194 A	
0045 SM	0095 00	0145 CHA	0195 CHA	
0046 00	0096 -	0146 T	0196 FLG	
0047 SM	0097 RM	0147 E	0197 60	
0048 01	0098 02	0148 S	0198 LF	
0049 LF	0099 =	0149 T	0199 RM	

Repeat until data in M003 is transferred to register E1 ~ (E2-1).



*1
Print address of faulty register

*2
Print content of faulty register

*3
Detect end of operation compar

LF: I/O

SPACE

WAY 7